

TITLE OF THE INVENTION

WASHING METHOD, METHOD OF MANUFACTURING SEMICONDUCTOR
DEVICE AND METHOD OF MANUFACTURING ACTIVE MATRIX-TYPE
DISPLAY DEVICE

5 CROSS-REFERENCE TO RELATED APPLICATION

This application is based upon and claims the benefit
of priority from the prior Japanese Patent Application No.
2000-275156, filed September 11, 2000, the entire contents
of which are incorporated herein by reference.

10 BACKGROUND OF THE INVENTION

1. Field of the Invention

本発明は、半導体、液晶ディスプレイ、電子デバイス等の精密洗浄に用いる超
音波発振電源に関する。

2. Description of the Background Art

15 半導体の製造工程では微小なゴミの粒子であるパーティクルが歩留まり低下の
大きな原因の一つである。そこで、半導体、液晶ディスプレイ、電子デバイス等
の製造工程では、種々の微細加工の前後で、半導体、液晶ディスプレイ、電子デ
バイス等に付着したサブ・ミクロンオーダのパーティクルを洗浄除去している。

通常、これらの洗浄は、洗浄液として薬液を用いる化学洗浄と、その洗浄液に
20 超音波を印加する超音波洗浄等の物理洗浄が併用して用いられている。化学洗浄
は微粒子の除去に有効であり、一方、物理洗浄は強固に付着した比較的大きな粒
子の除去に有効である。

この洗浄工程では、洗浄を行う際の除去せねばならない粒子の大きさは0. 1
 μ mオーダであり、洗浄液中には金属イオンの溶出が無いようにしなければなら
25 ない。このような洗浄工程で用いられる超音波処理装置としては、ディップタイ
プとスリットタイプとがよく用いられている。ディップタイプは、半導体、液晶
ディスプレイ、電子デバイス等の被洗浄体が入れられた洗浄槽中に処理液を満た
し、洗浄槽の底面または側面に振動板と共に取り付けられた超音波振動子から、
超音波を洗浄槽に放射して、処理液に超音波振動を加えて、洗浄を行うものであ

る。

ただし、ガラス基板の場合、そのサイズが1 m角以上、または半導体基板の場合、そのサイズが12インチ以上等、表面処理や加工する面での寸法が大型になると、ディップタイプで1つのキャリアに、例えば、25枚ずつ被処理体を入れて同時に処理を行うことは難しい。そのため、スリットタイプで1枚ずつの処理で行う枚葉式を用いることが多い。このスリットタイプでは、通常、コンベアでワーク（被処理体）を移送し、この過程で洗浄等の種々の必要な処理が行われている。

スリットタイプの洗浄ユニットは、スリットが形成された中空状の本体を有する。この本体には処理液の供給管が接続されていて、この供給管から本体内へ供給された処理液がスリットから流出するように構成されている。

本体の内部には処理液の流路に面して薄い金属板や石英板などからなる振動板が設けられている。この振動板には振動子が接着固定されている。振動板の共振周波数は、古くは25～100 kHzが用いられてきたが、被洗浄体が受けるダメージが小さいことからMHz帯の超音波が最もよく用いられている。振動子に電圧を印加して振動板を超音波振動させれば、本体内に流入した処理液に超音波振動が付与され、スリットから流出する処理液によって被処理体の洗浄を行っている。

しかしながら、近年の半導体基板や液晶表示装置用のガラス基板に形成されるパターンの微細化により、従来ではダメージが小さいと言われていたMHz帯の超音波によっても、微細パターンに対しては、ダメージが発生していることが確認されてきている。また、超音波が半導体基板を形成しているシリコン結晶自体にもダメージを与えていることも確認されている。

これらの微細パターンに対するダメージや、シリコン結晶に対するダメージは、製品歩留まりを著しく低下させる。そのため、それらのダメージを低下させるために超音波の出力を下げることが考えられるが、そうすることによって、半導体基板の表面に付着しているパーティクルの除去効率が低下し、残留パーティクルにより製品歩留まりが低下する。

BRIEF SUMMARY OF THE INVENTION

本発明は、被処理体の表面に付着したパーティクルの除去効率を低下させることなく、被処理体である半導体、液晶ディスプレイ、電子デバイス等に形成された微細パターンに対してダメージを与えない洗浄方法、半導体装置の製造方法及びアクティブマトリクス型表示装置の製造方法を提供することを目的としている。

本発明に係る超音波洗浄方法は、超音波を印加した洗浄液を被洗浄体に供給して、前記被洗浄体を洗浄する超音波洗浄方法であって、前記洗浄液に対して前記超音波を所定間隔でON-OFFを繰り返して印加することを特徴とする。

上記の超音波洗浄方法において、好ましい実施態様は以下の通りである。

- (1) 前記超音波をパルス状の搬送波に重畳させていること。
- (2) 前記搬送波の周波数は、前記超音波の発振周波数より低いこと。
- (3) 前記超音波の発振周波数が0.6MHz以上であること。
- (4) 搬送波のデューティ比が80%以下であること。

本発明に係る他の超音波洗浄方法は、第1の超音波を照射して被洗浄物を洗浄する第1の工程と、第2の超音波を照射して被洗浄物を洗浄する第2の工程とを具備することを特徴とする。

上記の超音波洗浄方法において、好ましい実施態様は以下の通りである。

(1) 前記第1の超音波と前記第2の超音波は、位相、波長、振幅のいずれか1つが異なること。

(2) 前記第2の超音波の波長は、前記第1の超音波の波長の整数倍もしくは整数分の1の波長とは異なること。

(3) 前記第1の超音波と前記第2の超音波とを順次一定間隔で変えながら被洗浄物を照射して洗浄すること。

(4) 前記超音波の発振周波数が、0.6MHz以上であること。

本発明に係る更に他の超音波洗浄方法は、第1の波長の超音波を照射して被洗浄物を洗浄する第1の工程と、前記第1の波長の整数倍もしくは整数分の1の波長とは異なる第2の波長の超音波を照射して前記被洗浄物を洗浄する第2の工程とを具備することを特徴とする。

本発明に係る半導体装置の製造方法は、幅0.2μm以下、アスペクト比1.

0以上の凸形状の構造物を含むパターンが形成された表面を、第1の超音波を照射して洗浄する第1の工程と、第2の超音波を照射して洗浄する第1の工程とにより洗浄することを特徴とする。

5 本発明に係る他の半導体装置の製造方法は、金属配線が露出した表面を、第1の超音波を照射して洗浄する第1の工程と、第2の超音波を照射して洗浄する第1の工程とにより洗浄することを特徴とする。

上記の各半導体装置の製造方法において、前記第1の超音波と前記第2の超音波は、位相、波長、振幅のいずれか1つが異なることが好ましい。

10 本発明に係るアクティブマトリクス型表示装置の製造方法は、Si 或いは金属配線が露出した表面を、第1の超音波を照射して洗浄する第1の工程と、第2の超音波を照射して洗浄する第1の工程とにより洗浄することを特徴とする。このアクティブマトリクス型表示装置の製造方法において、前記第1の超音波と前記第2の超音波は、位相、波長、振幅のいずれか1つが異なることが好ましい。

15 なお、上記の各洗浄方法や実施態様或いは製造方法は、適宜組み合わせて適用しても良いし、単独で適用しても構わない。

上記のように本発明によれば、被洗浄体にダメージを与えることなく、精密な超音波洗浄を行うことができる。

Additional objects and advantages of the invention will be set forth in the description which follows, and in part will be obvious from the description, or may be learned by practice of the invention. The objects and advantages of the invention may be realized and obtained by means of the instrumentalities and combinations particularly pointed out hereinafter.

25 BRIEF DESCRIPTION OF THE SEVERAL VIEWS OF THE DRAWINGS

The accompanying drawings, which are incorporated in and constitute a part of the specification, illustrate presently preferred embodiments of the invention, and together with the general description given above and the

detailed description of the preferred embodiments given below, serve to explain the principles of the invention.

- 図1 Aから図1 Fは、洗浄の原理のメカニズムの模式図、
図2は、シリコンウエハに形成されたダメージの説明図、
5 図3 Aから図3 Cは、搬送波の波形図、
図4は、ダメージの搬送波の周波数依存を示すグラフ、
図5 Aから図5 Dは、ダメージ発生の推定メカニズムの説明図、
図6 Aから図6 Fは、ダメージ発生の推定メカニズムの説明図、
図7は、ダメージの1波形当たりのパルス依存性を示すグラフ、
10 図8は、搬送波の周波数とパーティクル除去能力の関係を示すグラフ、
図9は、第2の実施の形態に係る洗浄方法において照射する超音波パルスの波形を示す図、
図10は、第2の実施の形態に係る洗浄方法を結晶に適用した場合の欠損結果、
図11は、第2の実施の形態に係る洗浄方法を半導体装置のアクティブエリア
15 の製造に適用した場合の欠損結果、
図12は、第2の実施の形態に係る洗浄方法を、液晶ディスプレイの製造に適用した場合の欠損結果、
図13は、第3の実施の形態に係る洗浄方法において照射する超音波パルスの波形を示す図、
20 図14は、第3の実施の形態に係る洗浄方法を結晶に適用した場合の欠損結果、
図15は、第3の実施の形態に係る洗浄方法を半導体装置のアクティブエリアの製造に適用した場合の欠損結果、
図16は、第3の実施の形態に係る洗浄方法を、液晶ディスプレイの製造に適用した場合の欠損結果、
25 図17は、第4の実施の形態に係る洗浄方法において照射する超音波パルスの波形を示す図、
図18は、第5の実施の形態に係る洗浄方法を結晶に適用した場合の欠損結果、
図19は、第6の実施の形態に係る洗浄方法を半導体装置のアクティブエリアの製造に適用した場合の欠損結果、

図20は、第7の実施の形態に係る洗浄方法を、液晶ディスプレイの製造に適用した場合の欠損結果、

図21Aから図21Cは、本発明が適用される半導体装置の概略製造工程、

図22は、超音波洗浄装置の模式図である。

5

DETAILED DESCRIPTION OF THE INVENTION

以下、本発明の実施の形態を図面を参照して説明する。

まず、本発明に係る超音波を用いた物理洗浄による洗浄の原理のメカニズムを、図1Aから図1Fの模式図を参照して説明する。

10

半導体、液晶ディスプレイ、電子デバイス等の被洗浄体1には有機汚染物2を介してパーティクル3が付着している(図1A)。被洗浄体1の表面に洗浄液4(例えば純水)を流し、図示しない超音波洗浄ユニットから、例えば1.6MHz超音波を洗浄液4を介して、被洗浄体1の表面に照射し、表面に付着しているパーティクル3や有機汚染物2に作用させる(図1B)。洗浄液4は、超音波の照射を受けて、洗浄液4中にOHラジカルが生成される(図1C)。生成されたOHラジカルにより洗浄体1の表面に付着している有機汚染物2が酸化分解する(図1D)。そして、超音波の照射による振動と、マイクロキャビテーションの衝撃波によりパーティクル3が被洗浄体1から離脱する(図1E)。パーティクル3が被洗浄体1からリフトオフして洗浄が終了する(図1F)。

15

次に、本発明の第1の実施の形態を適用した超音波洗浄の際に発生するダメージについて説明する。本第1の実施形態では、非洗浄体に対して連続して超音波を照射するのではなく、超音波のオン・オフを繰り返して照射することを特徴とする。

20

まず、以下の条件で被洗浄体に対して超音波洗浄を行った実験結果を基に説明する。

25

被洗浄体サンプル シリコンウエハ P型(1、0、0)面

洗浄装置 枚葉スピン洗浄装置

処理条件 1%希フッ酸溶液(DHF) 30sec

→脱気水1.6MHz 10min

→オゾン水1.6MHz 60sec

→1% DHF 30 sec

→オゾン水リンス 10 sec

→スピンドライ 30 sec

超音波出力条件 電源出力 30W

- 5 これらの条件により被洗浄体1であるシリコンウエハ（半導体基板）のシリコン結晶の洗浄を行った場合におけるウエハに対するダメージについて図2を参照して説明する。P型（1、0、0）面水素アニール済シリコンウエハ1を、DHFで処理した後に、MHz洗浄を10分間行った。なお、超音波振周波数は、0.6 MHz以上であることが好ましい。

- 10 もし、このとき、通常の駆動方式である連続波で駆動したMHz帯の超音波をシリコンウエハ1に照射すると、図2に示すように、シリコンウエハ1の中央部のシリコン結晶の表面に、最大で1 μ m程度のクラック13によるダメージが生じる。この現象は、MHz帯の超音波に100 Hzの搬送波を重ねさせて駆動した場合でも同様に起きることを確認した。

- 15 さらに、MHz帯の超音波に重ねる搬送波の周波数を、図3Aに示した100 Hzから、上昇させて図3Bに示すように200 Hzおよび、図3Cに示すように1000 Hz、さらに、10000 Hz（不図示）で実験を行った。

- 20 図4はその結果を示すグラフで、搬送波の周波数を上げていくとダメージの数は減少していくことが確認できる。なお、搬送波の周波数は、洗浄用の超音波を発振する振動子の共振周波数より低い値であればよい。

- 25 この現象の理由について、図5A～図5Dに示す模式図を参照しながら、シリコンウエハの任意のある点に注目して説明する。その点に連続して超音波のパルスが照射されると、超音波はシリコンウエハ1の所定深さまで進行する（図5A）。超音波が進行した領域のシリコン結晶12a、12b…12nは超音波により振動し、振り子のような現象により振幅が徐々に大きくなる。一方、超音波が進行しない領域でのシリコン結晶は、超音波で直接的に振動はしないが、超音波が進行した領域のシリコン結晶の振動に伴って振動し、それに引かれて振動する。それらの境界においてシリコン結晶12a、12b…12nに亀裂が生じはじめる、（図5B）。さらに、超音波の照射が続くと境界の亀裂が拡大し（図5

C)。境界の亀裂が更に進行すると境界で破断し、クラック 1 3 が発生してダメージが生じる（図 5 C）と考えられる。

次に、配線パターンのような構造体の場合を、図 6 A～図 6 D に示す模式図を参照して説明する。構造体 1 4 に超音波が照射されると、構造体 1 4 は、超音波の振動により、超音波の進行方向及びその逆方向に振動する（図 6 A、図 6 B）。さらに、同一個所で超音波の照射を受けると、構造体 1 4 の振動は、振子運動により増幅されて振幅が増大する（図 6 C、図 6 D）。振幅が一層拡大すると破断によるダメージが生じる（図 6 E、図 6 F）。

これらのことから、搬送波の周波数を上げることにより、一回当たりに連続して照射される超音波のパルス数を少なくすれば、増幅して大きくなった振幅を、超音波のパルスが照射されない時間で緩和することが出来ると考えられる。

図 7 は、ダメージの 1 波形当たりのパルス依存性を示すグラフである。ダメージの大きさに拘わらず、1 波形当たりのパルス数が少ないほどダメージも少ないことを示している。

したがって、被洗浄体の一点に連続して照射される超音波を制限するために、共振周波数の高周波を重畳する搬送波の波形を規定することにより、被洗浄体の一点に、一回に連続して当たるパルス数を設定し、また、次のパルスが当たるまでの間に緩和時間を設けることで振幅の増加を防ぐことができる。

また、図 8 は搬送波の周波数とパーティクルの除去能力についての実験結果のグラフである。搬送波の周波数が 2 5 0 0 H z 以下では、パーティクルの除去能力については周波数による差異が存在しないことを確認した。

以上の各実験結果から、搬送波の周波数は、超音波を発振する振動子の共振周波数より低い値であればよく、一般には、1, 0 0 0 H z 以上が実用範囲であるが、アモルファスなどダメージに対してより強いものでは、より低い 1 0 0 H z 程度でも許容される。逆に、配線パターンなどダメージに対してより弱いものでは 1 0 0 0 0 H z 以上が実用範囲になる。

また、デューティー（D u t y）比（印加時間／繰返し周期時間）に関しては、一度振子の現象でゆれ始めた被洗浄体の所定個所は、揺らされた時間とほぼ同程度の時間で停止すると考えられるので、D u t y 比を 5 0 % 以下にすることが望

ましいが、D u t y比を下げすぎると単位時間当たりに投入できる超音波のパワーに限られることと、所定個所が必ずしも静止するまで緩和する必要はないことから、被洗浄体の構造と材質にも依存するが、概ね、D u t y比は80%以下が実用範囲である。

- 5 上記の第1の実施形態においては、超音波のオフ・オフを繰り返して照射する実施の形態を説明したが、以下の各実施の形態においては、超音波のオン・オフを行わないで、ダメージを低減する方法を説明する。

10 第2の実施の形態を図9を参照して説明する。図9は、第2の実施の形態に係る洗浄方法において照射する超音波パルスの波形を示す図である。本実施形態では、超音波のオン・オフは行わずに、連続照射の照射中に位相を180度ずらし
15 ている。なお、図9では、80パルス毎に位相が180度ずれている。このような照射方法を採用することにより、図10に示すように、位相をずらさないで連続照射を行った場合よりも、位相をずらした場合の方が、位相を90度、180度及び270度ずらした何れも場合においても、欠損数がほぼ100分の1になっていることが分かる。この理由は、連続して照射した場合には、図5Aから図6Fで説明したようなダメージがあるが、このように、途中で位相を変えることにより、共振を打ち消すように作用するので、欠損が少なくなると考えられる。

20 図11及び図12は、それぞれ、本実施の形態に係る照射方法を、詳細は後述する半導体装置（例えば、DRAM）のアクティブエリアと液晶ディスプレイの製造に適用した場合の欠損結果を示す。図11では、1200個/W a f e r以上のパターン欠損がほぼ0になっており、図12では、9個/W a f e r以上のパターン欠損が0になっている。従って、本第2の実施の形態によれば、パターン欠損を大幅に減少しながら有効に粒子を除去できる。

25 第3の実施の形態を図13を参照して説明する。図13は、第3の実施の形態に係る洗浄方法において照射する超音波パルスの波形を示す図である。本実施形態では、超音波の位相はそのままにして、一定時間毎にパルス幅を変えている。なお、図13では、1590kHzで80パルス、749kHzで40パルスを交互に照射している。このような照射方法を採用することにより、図14に示すように、パルス幅を同じにして連続照射を行った場合よりも、第2の実施の形態

と同様に欠損数がほぼ100分の1になっていることが分かる。この理由は、第2の実施の形態と同様に、途中でパルス幅を変えることにより、共振を打ち消すように作用するので、欠損が少なくなると考えられる。

図15及び図16は、それぞれ、本実施の形態に係る照射方法を、詳細は後述する半導体装置のアクティブエリアと液晶ディスプレイの製造に適用した場合の欠損結果を示す。図15及び図16共に、第2の実施の形態と同様に、パターン欠損を大幅に減少できることがわかる。

第4の実施の形態を図17を参照して説明する。図17は、第3の実施の形態に係る洗浄方法において照射する超音波パルスの波形を示す図である。本実施形態では、超音波の位相はそのままにして、一定時間毎にパルスの出力を変えている。なお、図17では、30Wで80パルス、5Wで80パルスを交互に照射している。このような照射方法を採用することにより、図18に示すように、出力30Wで連続照射を行った場合よりも、第2の実施の形態と同様に欠損数がほぼ100分の1になっていることが分かる。この理由は、第2の実施の形態と同様に、途中で出力を変えることにより、共振を打ち消すように作用するので、欠損が少なくなると考えられる。

図19及び図20は、それぞれ、本実施の形態に係る照射方法を、詳細は後述する半導体装置のアクティブエリアと液晶ディスプレイの製造に適用した場合の欠損結果を示す。図19及び図20共に、第2の実施の形態と同様に、パターン欠損を大幅に減少できることがわかる。

上記の洗浄方法が適用される半導体装置のアクティブエリア及びゲートコンダクタの形成工程を説明する。デザインルールがあまり厳しくない場合には、ダメージはあまり問題にはならないが、デザインルールが厳しくなり、 $0.2\mu\text{m}$ レベルになると、ダメージが出やすくなることが分かっている。本発明が適用される半導体装置の概略製造工程を図21Aから図21Cに示す。

まず、例えば、シリコン基板上にゲート絶縁膜（ゲート酸化膜）を形成し、その上部にゲートコンダクタを形成する。そして、ゲートコンダクタ上にゲートキャップを構成する例えばSiNを形成し、その上部にレジスト膜を形成する。そして、レジスト膜を露光現像してパターンニングしてマスクを形成し、SiN膜

をエッチングしてゲートキャップを形成する（図21A）。次に、レジストを除去して、表面を洗浄後に、ゲートキャップのマスクパターンに従って、ゲートコンダクタをゲート絶縁膜までエッチングする（図21B）。そして、表面を洗浄後に、ゲート側壁に酸化膜を形成して、ゲートの周囲にスペーサを形成して（図21C）、例えば、DRAMのゲートが完成する。

上記のような半導体装置の製造において、エッチング等の工程の後には、その後の工程で他の層を形成するために表面を清浄にする必要があり、そのときに本発明に係る超音波による洗浄方法が効果的である。なぜならば、デザインルールが $0.2\mu\text{m}$ レベルになると、超音波による洗浄を従来の方法で行った場合には、図21Bの（a）或いは図21Cの（b）の部分で取れてしまい、パターン欠損となる可能性が大きくなる。ここで、上記のような工程で全く粒子除去の処理を行わなかった場合には、例えば、 $0.13\mu\text{m}$ 以下のデザインルールでは歩留まりが50%以下となってしまう。また、従来の洗浄方法により超音波洗浄を行った場合も同様である。ここで、本発明による洗浄方法を適用することにより、前述したようにパターン欠損がほぼ0になり、本発明が非常に有効であることがわかる。また、本発明を適用する半導体装置としては、上述したようにデザインルールが $0.2\mu\text{m}$ 以下のものに適用することが好ましく、更に、アスペクト比（例えば、図21Cにおける H/W ）が1以上のものに適用すると更に効果的である。また、金属配線については、 $0.7\mu\text{m}$ 以下のものに適用するのが効果的である。

次に、P-Si TFT方式の液晶ディスプレイのゲートを形成する工程での適用例について説明する。基本的な工程は、ガラス基板にSiN膜、 SiO_2 膜、a-Si膜を形成した後、a-Si膜を洗浄する。その後、a-Si膜をアニールしてpoly化した後にマスクを形成し、poly-Si膜をエッチングしてゲートとなるpoly-Siの島を形成してその表面を洗浄する。そして、poly-Si膜上に絶縁膜、金属膜を形成した後、レジストを成膜、露光現像して金属膜をエッチングしてゲート線を形成している。

液晶ディスプレイの場合は、半導体に比べて面積が大きくなる。また、表示能力を向上させるために、開口部を大きくすることが望まれている。そのため、画

素部を大きくすると共に、ドライバ等の周辺回路部を小さくすることが必要になる。

液晶ディスプレイの製造工程では、上記のように半導体装置の製造工程に比べて大面積を短時間で洗浄することが必要なため、超音波洗浄では大きな投入パワーを必要とする。従来の洗浄方法による欠損数は、例えば図12に示すように10個以下ではあるが、液晶ディスプレイの場合には、冗長回路が無い場合、これが致命的な欠損になる。しかし、本発明の洗浄方法を上記工程の洗浄工程に適用した場合には、上記の例えば図12に示したように、欠損数は0となり、非常に効果的であることがわかる。なお、半導体装置の場合には、デザインルールが0.2 μm 以下でアスペクト比1以上が好ましいとしたが、液晶ディスプレイの場合には、デザインルールが5 μm 以下でアスペクト比が0.05以上の場合に本発明の洗浄方法を適用することが好ましい。また、金属配線については、幅5 μm 以下のものに本発明の洗浄方法を適用することが好ましい。

次に、上述の超音波洗浄方法を用いた超音波洗浄装置について説明する。図22は、超音波洗浄装置の洗浄部の模式図である。

超音波洗浄装置は枚葉スピン洗浄装置で、被洗浄体1である、例えば、半導体基板を、保持機構であるターンテーブル22に立設したピン23により保持している。ターンテーブル22の回転軸25は軸受27で軸支され、また、モータ26により回転駆動される。なお、軸受27はケーシング28に固定されている。

ケーシング28は上部が開口され、開口に超音波洗浄ユニット30とが配置されている。超音波洗浄ユニット30は、図示しない振動子と振動板を内蔵し、被洗浄体1の洗浄面に対して平行に移動自在に設けられている。また、ケーシング28の下部には洗浄液4の排出口29a、29bが設けられている。

これらの構成により、図示しない駆動手段により振動子が所定間隔のON-OFF繰り返し駆動され、超音波洗浄ユニット30から半導体基板1の被洗浄面には、搬送波に重畳した超音波が印加された洗浄液4が供給され、半導体基板（被洗浄体1）に対してダメージを与えることなく洗浄する。

以上に述べたように、本発明によればダメージを与えることなく、良好な超音波洗浄を行うことができる。

Additional advantages and modifications will readily occur to those skilled in the art. Therefore, the present invention in its broader aspects is not limited to the specific details, representative devices, and illustrated examples shown and described herein. Accordingly, various modifications may be made without departing from the spirit or scope of the general inventive concept as defined by the appended claims and their equivalents.

WHAT IS CLAIMED IS:

- 10 1. 超音波を印加した洗浄液を被洗浄体に供給して、前記被洗浄体を洗浄する超音波洗浄方法において、
前記洗浄液に対して前記超音波を所定間隔でON-OFFを繰り返して印加する超音波洗浄方法。
- 15 2. 請求項1記載の洗浄方法において、前記超音波をパルス状の搬送波に重畳させている。
3. 請求項2記載の洗浄方法において、前記搬送波の周波数は、前記超音波の発振周波数より低い。
4. 請求項1記載の洗浄方法において、前記超音波の発振周波数が0.6 MHz以上である。
- 20 5. 請求項1記載の洗浄方法において、搬送波のデューティー比が80%以下である。
6. 第1の超音波を照射して被洗浄物を洗浄する第1の工程と、
第2の超音波を照射して被洗浄物を洗浄する第2の工程とを具備する洗浄方法。
7. 請求項6のいずれかに記載の洗浄方法において、前記第1の超音波と前
25 記第2の超音波とを順次一定間隔で変えながら被洗浄物を照射して洗浄する。
8. 請求項6のいずれかに記載の洗浄方法において、前記超音波の発振周波数が、0.6 MHz以上である。
9. 請求項6に記載の洗浄方法において、前記第1の超音波と前記第2の超音波は、位相、波長、振幅のいずれか1つが異なる。

10. 請求項9に記載の洗浄方法において、前記第2の超音波の波長は、前記第1の超音波の波長の整数倍もしくは整数分の1の波長とは異なる。

11. 請求項9に記載の洗浄方法において、前記第1の超音波と前記第2の超音波とを順次一定間隔で変えながら被洗浄物を照射して洗浄する。

5 12. 請求項9に記載の洗浄方法において、前記超音波の発振周波数が、0.6MHz以上である。

13. 幅0.2 μ m以下、アスペクト比1.0以上の凸形状の構造物を含むパターンが形成された表面を、第1の超音波を照射して洗浄する第1の工程と、第2の超音波を照射して洗浄する第1の工程とにより洗浄する半導体装置の製造方法。

14. 請求項13に記載の半導体装置の製造方法において、前記第1の超音波と前記第2の超音波は、位相、波長、振幅のいずれか1つが異なる。

15 15. 金属配線が露出した表面を、第1の超音波を照射して洗浄する第1の工程と、第2の超音波を照射して洗浄する第1の工程とにより洗浄する半導体装置の製造方法。

16. 請求項15に記載の半導体装置の製造方法において、前記第1の超音波と前記第2の超音波は、位相、波長、振幅のいずれか1つが異なる。

20 17. Si 或いは金属配線が露出した表面を、第1の超音波を照射して洗浄する第1の工程と、第2の超音波を照射して洗浄する第1の工程とにより洗浄するアクティブマトリクス型表示装置の製造方法。

18. 請求項17に記載のアクティブマトリクス型表示装置の製造方法において、前記第1の超音波と前記第2の超音波は、位相、波長、振幅のいずれか1つが異なる。

Abstract of the Disclosure

25 超音波を印加した洗浄液を被洗浄体に供給して、前記被洗浄体を洗浄する超音波洗浄方法において、前記洗浄液に対して前記超音波を所定間隔でON-OFFを繰り返して印加する。